

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re U.S. Patent Application of)
AKITA)
Application Number: To Be Assigned)
Filed: Concurrently Herewith)
For: SYSTEM VERIFICATION EQUIPMENT, SYSTEM)
VERIFICATION METHOD AND LSI)
MANUFACTURING METHOD USING THE SYSTEM)
VERIFICATION EQUIPMENT)

1c971 U.S. PTO
09/987317
11/14/01

Honorable Assistant Commissioner
for Patents
Washington, D.C. 20231

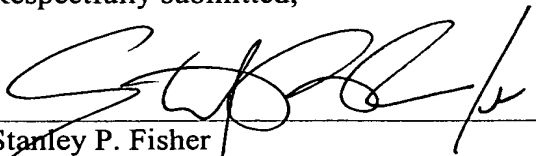
**REQUEST FOR PRIORITY
UNDER 35 U.S.C. § 119
AND THE INTERNATIONAL CONVENTION**

Sir:

In the matter of the above-captioned application for a United States patent, notice is hereby given that the Applicant claims the priority date of November 15, 2000, the filing date of the corresponding Japanese patent application P2000-348349.

The certified copy of corresponding Japanese patent application P2000-348349 is submitted herewith. Acknowledgment of receipt of the certified copies is respectfully requested in due course.

Respectfully submitted,


Stanley P. Fisher
Registration Number 24,344

REED SMITH HAZEL & THOMAS LLP
3110 Fairview Park Drive
Suite 1400
Falls Church, Virginia 22042
(703) 641-4200
November 14, 2001

JUAN CARLOS A. MARQUEZ
Registration No. 34,072

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2000年11月15日

出 願 番 号

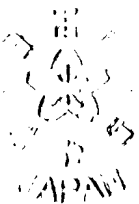
Application Number:

特願2000-348349

出 願 人

Applicant(s):

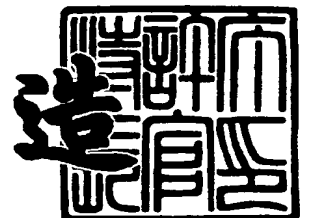
株式会社日立製作所



2001年10月19日

特 許 庁 長 官
Commissioner,
Japan Patent Office

及 川 耕 造



出証番号 出証特2001-3092514

【書類名】 特許願

【整理番号】 NT00P0729

【提出日】 平成12年11月15日

【あて先】 特許庁長官 殿

【国際特許分類】 G06F 17/50
G06F 15/60

【発明者】

【住所又は居所】 東京都国分寺市東恋ヶ窪一丁目280番地 株式会社日立製作所 中央研究所内

【氏名】 秋田 庸平

【特許出願人】

【識別番号】 000005108

【氏名又は名称】 株式会社日立製作所

【代理人】

【識別番号】 100068504

【弁理士】

【氏名又は名称】 小川 勝男

【電話番号】 03-3661-0071

【選任した代理人】

【識別番号】 100086656

【弁理士】

【氏名又は名称】 田中 恭助

【電話番号】 03-3661-0071

【選任した代理人】

【識別番号】 100094352

【弁理士】

【氏名又は名称】 佐々木 孝

【電話番号】 03-3661-0071

【手数料の表示】

【予納台帳番号】 081423

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 システム検証装置、システム検証方法及びシステム検証装置を用いた L S I 製造方法

【特許請求の範囲】

【請求項 1】

システムの設計者が、新規に設計したブロックと、他社から提供される設計資産であるブロックとを組み合わせる構築する前記システムの検証をする際、

システム全体の設計データと、前記システムに対する入力ベクタを入力列とし、与えられた入力ベクタ列に対する前記システムの動作を模擬することにより、前記システムの前記入力ベクタ列に対する出力ベクタ列を求め、前記システムの動作を検証するために、

前記システムを模擬する際に時間を有限個の時間ステップ時刻 0 から時刻 N に分割し、

前記システムを構成する個々のブロックに対し、ある時刻 n でのブロックの内部状態と、時刻 n での前記ブロックへの入力ベクタから、その次の時刻 $n + 1$ の時点での出力ベクタと内部状態を前記ブロックの設計データまたは検証モデルに基づいて求め、各ブロックからの出力を統合することにより時刻 $n + 1$ での前記システム全体の出力を求め、

前記システムの出力ベクタ計算を時刻 0 から時刻 N まで繰り返すことにより、前記システムへの入力ベクタ列に対する前記出力ベクタ列を計算する設計資産利用者側システム検証装置において、

時刻 $n + 1$ の時点での前記システムの前記出力ベクタの計算時に、他社から提供されるブロックに関しては、前記ブロックに対する時刻 n での入力ベクタを、通信回線を通じて前記ブロックの提供者に送信し、前記ブロックの時刻 $n + 1$ の時点での出力ベクタの模擬結果を該提供者から受け取ることを特徴とした設計資産利用者側システム検証装置。

【請求項 2】

自社で設計するブロックと、他社から設計資産の提供を受けるブロックとを組み合わせる L S I を製造する際、

L S I の製造前の動作検証時に、L S I へ入力される入力ベクタに基づいて、前記自社で設計するブロックと前記他社から設計資産の提供を受けるブロックへの入力ベクタを求め、

前記自社で設計するブロックの入力ベクタに対する出力ベクタを、設計データを基にブロックの動作の模擬を行う自社のシステム検証装置により求め、

前記他社から設計資産の提供を受けるブロックへの前記入力ベクタを、通信回線を通じて設計資産の提供者へ送信し、送信先の設計資産提供者側システム検証装置にて該入力ベクタに対し設計データあるいは検証モデルに基づいてブロックの動作模擬を行った結果求めた出力ベクタを送信先から通信回線を通じて受信し

前記自社が設計するブロックの出力ベクタと、前記他社から設計資産の提供を受けるブロックの出力ベクタを統合することにより、L S I の出力ベクタを求めることにより、

L S I の製造前に、L S I の動作を模擬し期待通りの動作をするかを検証することを特徴とした設計資産利用者側システム検証装置。

【請求項 3】

請求項 1 のシステム検証装置において、前記ブロックの提供者へ前記入力ベクタを送信し、前記ブロックの提供者から出力ベクタを受け取ることにより、提供を受けたブロックの動作の模擬を行い、前記ブロックの動作の模擬を設計資産利用者側システム検証装置内で行わないことを特徴とした設計資産利用者側システム検証装置。

【請求項 4】

請求項 1 又は 2 のシステム検証装置において、該通信回線として交換通信網、インターネット、専用回線のいずれかを利用することを特徴とした設計資産利用者側システム検証装置。

【請求項 5】

請求項 4 のシステム検証装置において、該通信回線にベクタを転送する前に情報を暗号化し、該通信回線からの受信後に情報を複合化することにより、第三者への情報の漏洩を防ぐことを特徴とした設計資産利用者側システム検証装置。

【請求項 6】

請求項 1 から 5 のシステム検証装置において、一つの L S I チップ上にシステムを構築するシステム L S I を設計対象とすることを特徴とした設計資産利用者側システム検証装置。

【請求項 7】

システムの構成要素となるブロックを設計資産として他社のシステム設計者に提供し、提供する前記設計資産と他の設計データによるブロックを混在させたシステムを前記他社のシステム設計者に検証させる際、

前記システムに対する入力ベクタを入力列とし、与えられた入力ベクタ列に対する前記システムの動作を模擬することにより、前記システムの前記入力ベクタ列に対して応答する出力ベクタ列を求め、前記システムの動作を検証するために

前記システムを構成し前記設計資産として提供するブロックに対するシステム模擬機構を有し、ある時刻 n での該ブロックの内部状態と、利用者側システム検証装置より通信回線を介して受信した時刻 n での該ブロックへの入力ベクタから、その次の時刻 $n + 1$ の時点での出力ベクタと内部状態を該システム模擬機構に基づいて求め、該通信回線を介して前記利用者側システム検証装置に返送することを特徴とする設計資産提供者側システム検証装置。

【請求項 8】

請求項 7 のシステム検証装置において、該システム模擬機構として、汎用の計算機上でソフトウェアを使用することにより得ることを特徴とした設計資産提供者側システム検証装置。

【請求項 9】

請求項 7 のシステム検証装置において、該システム模擬機構として、専用のシステム検証用ハードウェアを使用することを特徴とした設計資産提供者側システム検証装置。

【請求項 1 0】

請求項 7 のシステム検証装置において、該システム模擬機構として、すでに作成した L S I やプリント基板などのシステムを使用することを特徴とした設計資

産提供者側システム検証装置。

【請求項 1 1】

請求項 7 から 1 0 のシステム検証装置において、さらにユーザ認証機構を有し、前記ユーザ認証機構は前記システム設計者に提供したブロックへの入力ベクタを前記通信回線を通じて前記システム設計者から受信する前に、だれがベクタの送信者であるかを確認することを特徴とした設計資産提供者側システム検証装置。

【請求項 1 2】

請求項 1 1 のシステム検証装置において、登録済みの特定のユーザからの通信のみを受け付ける前記ユーザ認証機構を持つことを特徴とした設計資産提供者側システム検証装置。

【請求項 1 3】

請求項 1 1 又は 1 2 のシステム検証装置において、前記ユーザ認証機構により入力ベクタ送信者を識別し、識別結果に応じてブロックの動作を模擬する方式を変更することを特徴とした設計資産提供者側システム検証装置。

【請求項 1 4】

請求項 7 から 1 3 のシステム検証装置において、設計資産として提供するブロックへの入力ベクタを監視し、提供ブロックの設計者の意図に反する入力ベクタを検出する設計資産の誤使用検出機構を設けることを特徴とした設計資産提供者側システム検証装置。

【請求項 1 5】

請求項 1 4 のシステム検証装置において、前記提供ブロックの設計者の意図に反する入力ベクタの検出結果を、該入力ベクタの送信者へ通知することを特徴とした設計資産提供者側システム検証装置。

【請求項 1 6】

請求項 7 から 1 3 のシステム検証装置において、設計資産として提供するブロックへの入力ベクタを監視し、提供するブロックの利用状況を把握し、次期の提供ブロックの仕様決定のための情報を記録することを特徴とした設計資産提供者側システム検証装置。

【請求項 1 7】

請求項 7 から 1 6 のシステム検証装置において、前記システム検証装置のシステム模擬機構の使用量に応じて課金することを特徴とした設計資産提供者側システム検証装置。

【請求項 1 8】

請求項 1 7 のシステム検証装置において、入力ベクタの送信量に応じて前記システム検証装置の前記システム模擬機構の使用量課金を行うことを特徴とした設計資産提供者側システム検証装置。

【請求項 1 9】

請求項 7 又は 1 1 のシステム検証装置において、前記通信回線として交換通信網、インターネット、専用通信回線のいずれかを利用することを特徴とした設計資産提供者側システム検証装置。

【請求項 2 0】

請求項 1 9 のシステム検証装置において、前記通信回線にベクタを転送する前に情報を暗号化し、前記通信回線からの受信後に情報を複合化することにより、第三者への情報の漏洩を防ぐことを特徴とした設計資産提供者側システム検証装置。

【請求項 2 1】

請求項 7 から 2 0 のシステム検証装置において、設計資産としてブロックを提供する者以外の第三者がシステム検証装置を提供することを特徴とした設計資産提供者側システム検証装置。

【請求項 2 2】

請求項 7 から 2 1 のシステム検証装置において、一つの L S I チップ上にシステムを構築するシステム L S I を設計対象とすることを特徴とした設計資産提供者側システム検証装置。

【請求項 2 3】

システムの設計者が、新規に設計したブロックと、他社から提供される設計資産であるブロックとを組み合わせるシステムを構築し、前記システムの検証を行うために、前記システムへの入力ベクタに対する出力ベクタを計算するシステム

検証方法において、

前記他社から提供されるブロックに対するある時刻での入力ベクタを、通信回線を通じて該ブロックの提供者に送信し、該提供者がシステム模擬機構を利用して求められた次の時刻での出力ベクタの模擬結果を受け取り、前記新規に設計したブロックとの出力ベクタを統合することにより、システム全体の出力を求めることを特徴とした設計資産利用者側システム検証方法。

【請求項 2 4】

自社で設計するブロックと、他社から設計資産の提供を受けるブロックとを組み合わせて L S I を製造する際、

前記 L S I の製造前の動作検証時に、前記 L S I へ入力される入力ベクタに基づいて、前記自社で設計するブロックと前記他社から設計資産の提供を受けるブロックへの入力ベクタを求め、

前記自社で設計するブロックの入力ベクタに対する出力ベクタを、設計データを基にブロックの動作の模擬を行う自社のシステム検証装置により求め、

前記他社から設計資産の提供を受けるブロックへの前記入力ベクタを、通信回線を通じて設計資産の提供者へ送信し、送信先の設計資産提供者側システム検証装置にて前記入力ベクタに対し設計データあるいは検証モデルに基づいてブロックの動作模擬を行った結果求めた出力ベクタを送信先から前記通信回線を通じて受信し、

前記自社が設計するブロックの出力ベクタと、前記他社から設計資産の提供を受けるブロックの出力ベクタを統合することにより、前記 L S I の出力ベクタを求めることにより、

前記 L S I の製造前に、前記 L S I の動作を模擬し期待通りの動作をするかを検証することを特徴とした設計資産利用者側システム検証方法。

【請求項 2 5】

自社で設計するブロックと、他社から設計資産の提供を受けるブロックとを組み合わせて前記 L S I を製造する、前記 L S I の製造方法において、

前記 L S I の製造前の動作検証時に、前記 L S I へ入力される入力ベクタに基づいて、前記自社で設計するブロックと前記他社から設計資産の提供を受けるブ

ロックへの入力ベクタを求め、

前記自社で設計するブロックの入力ベクタに対する出力ベクタを、設計データを基にブロックの動作の模擬を行う自社のシステム検証装置により求め、

前記他社から設計資産の提供を受けるブロックへの入力ベクタを、通信回線を通じて設計資産の提供者へ送信し、送信先の設計資産提供者側システム検証装置にて該入力ベクタに対し設計データあるいは検証モデルに基づいてブロックの動作模擬を行った結果求めた出力ベクタを送信先から前記通信回線を通じて受信し

、
自社が設計するブロックの出力ベクタと、他社から設計資産の提供を受けるブロックの出力ベクタを統合することにより、前記 L S I の出力ベクタを求めることにより、

前記 L S I の製造前に、前記 L S I の動作を模擬し期待通りの動作をするかを検証することを特徴とした、L S I の製造方法。

【発明の詳細な説明】

【 0 0 0 1 】

【発明の属する技術分野】

本発明は、I P（設計資産）を用いたシステムの検証装置、システム検証方法及びその検証装置を用いた L S I の製造方法に関する。特に、システム設計者の検証システムとは別に設計資産提供者が検証システムを持ち、その検証システムを通信回線を介して接続して互いにアクセスしながら検証する装置、その装置を利用した検証方法及びその装置を使用した L S I の製造方法に関する。

【 0 0 0 2 】

【従来の技術】

近年のシステムの設計では、設計効率を向上させるため、過去の設計資産の再利用が注目されている。システムには、一つの L S I 上に複数のブロックを乗せてシステムとするシステム L S I や、複数の L S I をプリント基板上に配置し構成する基板レベルのものや、それらの基板を組み合わせて筐体内に配置する装置レベルのものまで、様々な規模のものがある。

【 0 0 0 3 】

しかし、どの規模のシステムの設計においても、短期間でシステムを開発するために、システムの一部を設計資産として保存し、後の設計で再利用することが行われている。

【0004】

さらに最近では、設計資産の再利用に、設計者本人が過去に設計したものだけでなく第三者が設計したものも使用される場合も多い。また、第三者が設計した設計資産の販売・流通も普及しつつある。

【0005】

これらの設計資産の再利用や流通により、システムの設計効率は大幅に向上している。しかし、年々設計するシステムの規模が大きくなっているため、システムが正しく動作するか否かを確認する検証工程が複雑になってきている。

【0006】

設計資産を利用したシステムの検証では、システムを構成するブロックの検証を、ブロックの内部動作の検証、ブロック間の接続の検証、の二つに分けて考えることができる。

【0007】

新規に設計を行ったブロックでは、この二つの検証を両方とも行う必要がある。しかし、過去の設計資産を使用する場合、設計資産であるブロックはすでに検証済みである場合が多いので、ブロック自身の検証は不要であり、後者のブロック間の接続部分のみを検証すれば十分である。

【0008】

システムの検証を行う手段として、システムの動作をシミュレートするシミュレータに動作検証用のテストベクタを与え、期待される結果が得られるか否かを確認する論理シミュレーションが広く一般に行われている。

【0009】

システムの論理シミュレーションを行う場合、システムの全ての構成ブロックに対して動作をシミュレートするための情報が必要である。各構成要素の動作のシミュレーションには、設計データそのものか、あるいは設計データを抽象化した検証モデルのどちらかが必要である。設計データを使用すれば、設計データの

検証を行えるが、詳細に記述された設計データを逐次シミュレートするため、処理時間がかかる。これに対し検証モデルは、ブロックの内部動作を抽象化あるいは簡略化しているため、短い処理時間で検証を行える。ただ、動作の抽象化・簡略化のため、設計データそのものの検証にはならない。

【0010】

そこで、前述のブロックの検証項目を考慮し、システムを構成するブロックのうち、新規に設計したブロックは設計データを使用し、設計資産を利用するブロックには検証モデルを使用することにより、システム全体を高速に、かつブロック間の接続部を含む設計用システムの検証をする方式が広く用いられている。

【0011】

検証モデルは、設計資産の開発者、あるいは第三者が有償、または無償で提供することが多い。また、検証モデルの配布は、CD-ROM等の記憶媒体に格納して配布されることが多い。

【0012】

【発明が解決しようとする課題】

しかし、検証モデルの使用には、以下のような問題点が挙げられる。第一に検証モデルの開示により秘密情報が漏洩すること、第二に仕様変更やバグ修正による検証モデルの修正・変更が必要であること、第三に検証モデルの使用状況の把握が困難であること、第四に検証モデルの使用に対する課金方法が一定料金の課金に依る為金額が高額と成ることなどがある。以下に詳細を述べる。

【0013】

第一の問題点は、検証モデルの開示による秘密情報の漏洩にある。検証モデルの開示は、通常論理シミュレーションに必要な全データを記憶媒体に格納して行う。もし、検証モデルの全データがその検証モデルの利用者に配布されれば、通常のシステム検証の用途のほかに、検証モデル自身の調査を行うことができる。一般に検証モデルの生成は、それ自身がシステムの設計とは別の技術分野に属し別個の技術を必要とする。上述のような検証モデル全体を引き渡す方式では、検証モデルの生成技術が漏洩する危険性がある。

【0014】

第二の問題点は、仕様変更やバグ修正による検証モデルの修正・変更にある。検証モデルは、システム内の一モジュールについてインターフェース部分の動作をシミュレートするものであるが、あくまで現実のデータをシミュレートするものであるもので、検証モデル作成の過程でバグが混入し、モジュールと動作が異なってしまう場合がある。また、バグの混入以外でも、モジュールの仕様が変更され、既存の検証モデルとモジュールの動作が食い違う可能性がある。

【 0 0 1 5 】

第三の問題点は、検証モデルの使用状況の把握が困難であることにある。検証モデルの提供者は、モジュールの提供者であることが多く、マーケティングへの活用のため、提供するモジュールの使用状況を把握したいという要望がある。しかし、上述のような検証モデルの全データの配布という方式では、検証モデルの利用者がどのように検証モデルを使用しているかを知ることができない。

【 0 0 1 6 】

第四の問題点は、検証モデルの使用に対する課金方法にある。現在は、検証モデルのデータを販売し、それらの利用者に対する保守サービスを提供することにより、検証モデルに対する課金を行っている。しかし、この方法では、検証モデルの使用量にかかわらず、一定料金を課金することになり、一般にその金額は高額となる。そのため、試験的なモジュールの導入などを目的とし、小規模システムの利用を求めるユーザには経済的な面でその検証モデルの利用が困難になるという問題がある。

【 0 0 1 7 】

【課題を解決するための手段】

前記課題を解決し、さらに上記の目的を達成するため、本発明はシステムの設計者が、新規に設計したブロックと、他社から提供される設計資産であるブロックとを組み合わせる構築するシステムの検証をする際、システム全体の設計データと、システムに対する入力ベクタを入力列とし、与えられた入力ベクタ列に対するシステムの動作を模擬することにより、システムの入力ベクタ列に対する出力ベクタ列を求め、システムの動作を検証するために、システムを模擬する際に時間を有限個の時間ステップ時刻0から時刻Nに分割し、システムを構成する個

々のブロックに対し、ある時刻 n でのブロックの内部状態と、時刻 n でのブロックへの入力ベクタから、その次の時刻 $n + 1$ の時点での出力ベクタと内部状態をブロックの設計データまたは検証モデルに基づいて求め、各ブロックからの出力を統合することにより時刻 $n + 1$ でのシステム全体の出力を求め、前記のシステムの入力ベクタ計算を時刻 0 から時刻 N まで繰り返すことにより、システムへの入力ベクタ列に対する出力ベクタ列を計算する設計資産利用者側システム検証装置において、時刻 $n + 1$ の時点でのシステムの出力ベクタの計算時に、他社から提供されるブロックに関しては、該ブロックに対する時刻 n での入力ベクタを、通信回線を通じて該ブロックの提供者に送信し、該ブロックの時刻 $n + 1$ の時点での出力ベクタの模擬結果を該提供者から受け取ることを特徴とした設計資産利用者側システム検証装置を提供することである。

【 0 0 1 8 】

上記設計資産利用者側システム検証装置において、上記ブロック提供者へ上記入力ベクタを送信し、上記ブロック提供者から出力ベクタを受け取ることにより、上記提供を受けたブロックの動作の模擬を行い、該ブロックの動作の模擬を設計資産利用者側システム検証装置内で行わないことを特徴とする。

【 0 0 1 9 】

又本発明は、自社で設計するブロックと、他社から設計資産の提供を受けるブロックとを組み合わせる L S I を製造する際、L S I の製造前の動作検証時に、L S I へ入力される入力ベクタに基づいて、自社で設計するブロックと他社から設計資産の提供を受けるブロックへの入力ベクタを求め、自社で設計するブロックの入力ベクタに対する出力ベクタを、設計データを基にブロックの動作の模擬を行う自社のシステム検証装置により求め、他社から設計資産の提供を受けるブロックへの入力ベクタを、通信回線を通じて設計資産の提供者へ送信し、送信先の設計資産提供者側システム検証装置にて該入力ベクタに対し設計データあるいは検証モデルに基づいてブロックの動作模擬を行った結果求めた出力ベクタを送信先から通信回線を通じて受信し、自社が設計するブロックの出力ベクタと、他社から設計資産の提供を受けるブロックの出力ベクタを統合することにより、L S I の出力ベクタを求めることにより、L S I の製造前に、L S I の動作を模擬

し期待通りの動作をするかを検証することを特徴とした設計資産利用者側システム検証装置を提供することである。

【 0 0 2 0 】

上記設計資産利用者側システム検証装置において、通信回線として交換通信網、インターネット、専用回線のいずれかを利用することを特徴とする。

【 0 0 2 1 】

上記設計資産利用者側システム検証装置において、通信回線にベクタを転送する前に情報を暗号化し、通信回線からの受信後に情報を複合化することにより、第三者への情報の漏洩を防ぐことを特徴とする。

【 0 0 2 2 】

上記設計資産利用者側システム検証装置において、一つの L S I チップ上にシステムを構築するシステム L S I を設計対象とすることを特徴とする。

【 0 0 2 3 】

さらに本発明は、システムの構成要素となるブロックを設計資産として他社のシステム設計者に提供し、提供する設計資産と他の設計データによるブロックを混在させたシステムを他社のシステム設計者に検証させる際、システムに対する入力ベクタを入力列とし、与えられた入力ベクタ列に対するシステムの動作を模擬することにより、システムの入力ベクタ列に対して応答する出力ベクタ列を求め、システムの動作を検証するために、システムを構成し設計資産として提供するブロックに対するシステム模擬機構を有し、ある時刻 n での該ブロックの内部状態と、利用者側システム検証装置より通信回線を介して受信した時刻 n での該ブロックへの入力ベクタから、その次の時刻 $n + 1$ の時点での出力ベクタと内部状態を該システム模擬機構に基づいて求め、該通信回線を介して利用者側システム検証装置に返送することを特徴とする設計資産提供者側システム検証装置を提供することである。

【 0 0 2 4 】

上記設計資産提供者側システム検証装置において、該システム模擬機構として、汎用の計算機上でソフトウェアを使用することにより得ることを特徴とする。

【 0 0 2 5 】

上記設計資産提供者側システム検証装置において、該システム模擬機構として、専用のシステム検証用ハードウェアを使用することを特徴とする。

【 0 0 2 6 】

上記設計資産提供者側システム検証装置において、該システム模擬機構として、すでに作成した L S I やプリント基板などのシステムを使用することを特徴とする。

【 0 0 2 7 】

上記設計資産提供者側システム検証装置において、さらにユーザ認証機構を有し、そのユーザ認証機構はシステム設計者に提供したブロックへの入力ベクタを通信回線を通じてシステム設計者から受信する前に、だれがベクタの送信者であるかを確認することを特徴とする。

【 0 0 2 8 】

上記設計資産提供者側システム検証装置において、登録済みの特定のユーザからの通信のみを受け付けるユーザ認証機構を持つことを特徴とする。

【 0 0 2 9 】

上記設計資産提供者側システム検証装置において、ユーザ認証機構により入力ベクタ送信者を識別し、識別結果に応じてブロックの動作を模擬する方式を変更することを特徴とする。

【 0 0 3 0 】

上記設計資産提供者側システム検証装置において、設計資産として提供するブロックへの入力ベクタを監視し、提供ブロックの設計者の意図に反する入力ベクタを検出する設計資産の誤使用検出機構を設けることを特徴とする。

【 0 0 3 1 】

上記設計資産提供者側システム検証装置において、提供ブロックの設計者の意図に反する入力ベクタの検出結果を、入力ベクタの送信者へ通知することを特徴とする。

【 0 0 3 2 】

上記設計資産提供者側システム検証装置において、設計資産として提供するブロックへの入力ベクタを監視し、提供するブロックの利用状況を把握し、次期の

提供ブロックの仕様決定のための情報を記録することを特徴とする。

【 0 0 3 3 】

上記設計資産提供者側システム検証装置において、上記検証システムのシステム模擬機構の使用量に応じて課金することを特徴とする。

【 0 0 3 4 】

上記設計資産提供者側システム検証装置において、入力ベクタの送信量に応じて上記検証システムのシステム模擬機構の使用量課金を行うことを特徴とする。

【 0 0 3 5 】

上記設計資産提供者側システム検証装置において、通信回線として交換通信網、インターネット、専用通信回線のいずれかを利用することを特徴とする。

【 0 0 3 6 】

上記設計資産提供者側システム検証装置において、通信回線にベクタを転送する前に情報を暗号化し、通信回線からの受信後に情報を複合化することにより、第三者への情報の漏洩を防ぐことを特徴とする。

【 0 0 3 7 】

上記設計資産提供者側システム検証装置において、設計資産としてブロックを提供する者以外の第三者がシステム検証装置を提供することを特徴とする。

【 0 0 3 8 】

上記設計資産提供者側システム検証装置において、一つの L S I チップ上にシステムを構築するシステム L S I を設計対象とすることを特徴とする。

【 0 0 3 9 】

さらに本発明は、システムの設計者が、新規に設計したブロックと、他社から提供される設計資産であるブロックとを組み合わせるシステムを構築し、そのシステムの検証を行うために、システムへの入力ベクタに対する出力ベクタを計算するシステム検証方法において、上記他社から提供されるブロックに対するある時刻での入力ベクタを、通信回線を通じて該ブロックの提供者に送信し、該提供者がシステム模擬機構を利用して求められた次の時刻での出力ベクタの模擬結果を受け取り、上記新規に設計したブロックとの出力ベクタを統合することにより、システム全体の出力を求めることを特徴とした設計資産利用者側システム検証

方法を提供することである。

【 0 0 4 0 】

さらに本発明は、自社で設計するブロックと、他社から設計資産の提供を受けるブロックとを組み合わせるL S Iを製造する際、L S Iの製造前の動作検証時に、L S Iへ入力される入力ベクタに基づいて、自社で設計するブロックと他社から設計資産の提供を受けるブロックへの入力ベクタを求め、自社で設計するブロックの入力ベクタに対する出力ベクタを、設計データを基にブロックの動作の模擬を行う自社のシステム検証装置により求め、他社から設計資産の提供を受けるブロックへの入力ベクタを、通信回線を通じて設計資産の提供者へ送信し、送信先の設計資産提供者側システム検証装置にて該入力ベクタに対し設計データあるいは検証モデルに基づいてブロックの動作模擬を行った結果求めた出力ベクタを送信先から通信回線を通じて受信し、自社が設計するブロックの出力ベクタと、他社から設計資産の提供を受けるブロックの出力ベクタを統合することにより、L S Iの出力ベクタを求めることにより、L S Iの製造前に、L S Iの動作を模擬し期待通りの動作をするかを検証することを特徴とした設計資産利用者側システム検証方法を提供することである。

【 0 0 4 1 】

さらに本発明は、自社で設計するブロックと、他社から設計資産の提供を受けるブロックとを組み合わせるL S Iを製造する、L S Iの製造方法において、L S Iの製造前の動作検証時に、L S Iへ入力される入力ベクタに基づいて、自社で設計するブロックと他社から設計資産の提供を受けるブロックへの入力ベクタを求め、自社で設計するブロックの入力ベクタに対する出力ベクタを、設計データを基にブロックの動作の模擬を行う自社のシステム検証装置により求め、他社から設計資産の提供を受けるブロックへの入力ベクタを、通信回線を通じて設計資産の提供者へ送信し、送信先の設計資産提供者側システム検証装置にて該入力ベクタに対し設計データあるいは検証モデルに基づいてブロックの動作模擬を行った結果求めた出力ベクタを送信先から通信回線を通じて受信し、自社が設計するブロックの出力ベクタと、他社から設計資産の提供を受けるブロックの出力ベクタを統合することにより、L S Iの出力ベクタを求めることにより、L S Iの

製造前に、L S I の動作を模擬し期待通りの動作をするかを検証することを特徴とした L S I の製造方法を提供することである。

【 0 0 4 2 】

【発明の実施の形態】

以下、本発明の実施例を図面を参照して説明する。

(1) 実施例 1

図 1、図 2 を用いて、本発明のシステム検証装置の実施例を説明する。

【 0 0 4 3 】

図 1、図 2 において、その上方には設計資産利用側システム検証装置 3 があり、図 1 は本発明の概念図を示し、図 2 はその具体的構成図を示す。図 1、2 の下方には設計資産提供側のシステム検証装置 2 2 がある。本実施例では設計資産利用側のシステム検証装置 3 を中心に説明し、設計資産提供側システム検証装置 2 2 は、実施例 2 において、詳細に説明する。

【 0 0 4 4 】

本実施例では、システム設計者が、3つの新規に作成するブロック（ブロック A 4、ブロック B 5、ブロック C 6）と、他社から設計資産として提供を受けるブロック D 7 とを接続して、システムを設計する場合を例にとり、このシステムを検証するシステムを示す。

【 0 0 4 5 】

設計するシステム 2 はブロック A から D（図 1、2 の 4、5、6、7 に相当する）の 4 つのブロックからなる。このうち、ブロック A から C まではシステム設計者が新規に設計するブロックで、ブロック自身の動作とブロック間の接続の両者を検証する必要がある。そのため、これらのブロックの設計データをもとに検証を行い、ブロック内部の動作の検証と、ブロック間のインターフェースの検証を行う。これに対し、ブロック D 7 は、他社から検証済みの設計資産を受け取るため、ブロックの内部動作を検証する必要は無く、ブロック間の接続のみを検証すればよい。

【 0 0 4 6 】

図 2 に示す様に、実際にこれらのデータの検証を行う際には、ブロック A から

Dの他に、ブロックに入力ベクタを供給するテストベンチ37を加えて検証を行う。

【0047】

設計データ及びテストベンチは、ワークステーション（以下WSと略）上で動作する論理シミュレータ43へ、入力データとして与えられる。論理シミュレータは、与えられた設計データの動作をWS上でシミュレーションするソフトウェアである。通常は、設計データの他に入力ベクタを入力として与えるが、今回の例では入力ベクタはテストベンチ37が生成するため入力とはなっていない。（入力ベクタについては、図3で詳細は説明する。）

論理シミュレータ43は、時刻0からシミュレーションを開始し、時刻1以降でのシステムの出力を求める。システムの出力は、各ブロックの出力をもとめ、それらを統合することにより求める。各ブロックの出力の求め方は、ブロックが自社で設計したブロックである場合と、他社から提供を受けるブロックの場合とで異なる。

【0048】

自社で設計したブロックの場合、設計データを基に、自社内にあるシステム検証装置3を用いて動作を模擬することにより、ブロックの出力を求める。

【0049】

他社から設計資産として提供を受けるブロックの場合には、通信回線21を経由して、ブロックへの入力ベクタを設計資産提供側のシステム検証装置22に転送する。入力ベクタの転送時には、規定されたフォーマットに従って、利用者ID32、利用ブロックID33、時刻34、入力ベクタ35を送信データ30として転送する。利用者ID32は、設計資産提供側のシステム検証装置22が、設計資産の利用者を区別するためにあらかじめ利用者に付与するID番号であり、利用者の認証などに利用する。利用ブロックID33は、他社から提供を受けるブロック（設計資産）を識別するIDである。単一のシステム検証装置内で複数のブロックの出力ベクタ計算を行う場合もあるので、どのブロックに対する出力ベクタが必要かをこれで伝達する。時刻34は、論理シミュレーション中の時刻を示す。入力ベクタは、該当するブロックへの入力ベクタを伝送する。

【0050】

設計資産提供側のシステム検証装置22は、システム設計側からの送信データ30を受け取ると、利用ブロックID33で識別されるブロックに、入力ベクタ35が入力された場合の出力ベクタを求める。（詳細は実施例2で述べる）。求められた出力ベクタ36は、規定されたフォーマットで、図2に示す様に利用者ID32、利用ブロックID33、時刻34、出力ベクタ36にまとめられ通信回線を通じて設計資産利用側システム検証装置3へ返信データ31として転送される。

【0051】

通信回線を利用したベクタの転送時には、暗号・復号機構39を用いて、データ転送前に暗号化、データ転送後に複合化を行う。これにより、通信回線21上での、データ傍受による機密情報の漏洩を防ぐ。

【0052】

通信回線は、図1で示される専用回線16、交換通信網14、インターネット15などを用途に合わせて使用する。使用頻度が高くコストの増加が問題にならない場合には専用回線16を用い、手軽に安価に使用する場合はインターネット15を用いる。また、比較的手軽に用いたいが、情報の漏洩が問題になる場合は交換通信網14を用いることができる。

【0053】

このようにして、各ブロックの出力ベクタを求め、これらを統合することによりシステム全体の出力ベクタを求める。これらのベクタを求める処理を繰り返すことにより、連続した入力ベクタに対するシステムの出力を求める。

【0054】

図3は、システム50に対しての入力ベクタの供給を示したものである。システム50には、入力ピン54と出力ピン55とがある。これ以外に入出力ピンがある場合もあるが、入出力ピンは論理的に入力ピン54と出力ピン55の二つの動作をするピンであり、入力ピン54と出力ピン55一つずつによりモデル化できるため、ここでは省略した。

【0055】

ある時刻でのシステム50の入力は、全入力ピン54に対する信号値である。通常入力ピン54は複数個あるため、これらの値の組み合わせを入力ベクタと呼び、本実施例では入力ベクタ $vI56$ と表記した。同様に、システム50からの出力も、複数の出力ピンの組み合わせであり、出力ベクタと呼ばれる。本実施例では出力ベクタ $vII57$ と表記した。

【0056】

入力ベクタ $vI56$ と出力ベクタ $vII57$ との関係は、システム50の内部論理51によって決定される。システムの内部論理51がステートマシンで表現される場合、時刻 $n+1$ でのシステム50の出力ベクタ $vII57$ は、時刻 n での入力ベクタ $vI56$ と時刻 n での内部状態 $S49$ とにより決定される。ここで、内部状態 $S49$ とは、過去の入力ベクタ $vI56$ の組み合わせにより決まる、システム内部の状態である。システムの内部状態と出力ベクタは図3中の式52、53のように表せる。

【0057】

システムの利用者から見ると、システムへの入力は、連続した入力ベクタ $vI56$ の組み合わせであり、システムからの出力は、連続した出力ベクタ $vII57$ の組み合わせである。これらをそれぞれ入力ベクタ列58、出力ベクタ列59と呼ぶ。これらは、入力ベクタ $vI56$ と出力ベクタ $vII57$ の、時間的な変化を表現したものであり、図3下方のタイムチャートにより表現することができる。

【0058】

以下に、図2の設計資産利用側システム検証装置3の動作を説明する。

【0059】

図7は、本装置でのデータの流れを示したものである。ブロックA、B、Cの設計データ100とシステムへの入力ベクタ列58とを入力とし、システムからの出力ベクタ列59を出力とする。システム設計側のシステム検証装置3では、時刻 $n+1$ のシステムの状態の模擬のため以下のような処理を行う。

【0060】

ブロックA、B、Cの設計データ100から抽出した論理的な動作103と、システムへの入力ベクタ列58から取り出した時刻 n でのシステムへの入力ベク

タ 1 0 4 からさらに抽出する時刻 n でのブロック A、B、C への入力ベクタ 1 0 7 と、時刻 n でのブロック A、B、C の内部状態 1 0 9 をもとに、システム模擬機構 7 3 を用いて、時刻 $n + 1$ でのブロック A、B、C からの出力ベクタ 1 0 8 及び時刻 $n + 1$ での内部状態を求める。同時に、時刻 n でのブロック D への入力ベクタ 1 1 0 を、ブロック提供者側へのシステム検証装置 2 2 に転送し、時刻 $n + 1$ でのブロック D からの出力ベクタ 1 1 5 の返送を待つ。時刻 $n + 1$ でのブロック D からの出力ベクタ 1 1 5 が返送された後、時刻 $n + 1$ でのブロック A、B、C からの出力ベクタ 1 0 8 と統合し、時刻 $n + 1$ でのシステムの出力ベクタ 1 0 5 を生成する。これらを繰り返すことにより、システムからの出力ベクタ列 5 9 を生成する。

【 0 0 6 1 】

ブロック提供側では、ブロックの利用側のシステム検証装置 3 から時刻 n でのブロック D への入力ベクタ 1 1 3 を受け取り、検証装置内部で持つ時刻 n でのブロック D の内部状態 1 1 4 とともにシステム模擬機構 1 0 とブロック D の論理動作 1 1 1 を用いて、時刻 $n + 1$ でのブロック D からの出力ベクタ 1 1 5 と時刻 $n + 1$ での内部状態を求める。時刻 $n + 1$ でのブロック D からの出力ベクタは、システム利用側のシステム検証装置 3 に返送される。

【 0 0 6 2 】

通信には、図 1 の構成例で示されるように専用回線 1 6、交換通信網 1 4、インターネット 1 5 などの通信回線 2 1 を用途に合わせて使用する。使用頻度が高くコストの増加が問題にならない場合には専用回線 1 6 を用い、手軽に安価に使用する場合はインターネット 1 5 を用いる。また、比較的手軽に用いたいが、情報の漏洩が問題になる場合は交換通信網 1 4 を用いることができる。

【 0 0 6 3 】

図 4 は、本装置の動作フローを示したものである。本システムは、ブロックの提供者と通信しながら動作する。

【 0 0 6 4 】

本検証システム 3 は動作の模擬の際に、検証を行う時間を時刻 0 から時刻 N までに分割し、順次システムの動作を行う。

【 0 0 6 5 】

下記に、図 4 の動作フローの各ステップを図 5、6 のデータフローと照らし合わせて説明する。

【 0 0 6 6 】

ステップ 6 0 : 時刻を表す変数 n を 0 とする。同時に、システムの内部状態を初期化する。また、ブロックの提供者 2 2 へ、検証を開始することを通知する。

【 0 0 6 7 】

ステップ 6 1 : 時刻 $n + 1$ のシステム状態の模擬を開始する。ここで、時刻 $n + 1$ でのシステム状態とは、図 5 に示す時刻 $n + 1$ でのシステムの内部状態 7 5 と、時刻 $n + 1$ でのシステムの出力ベクタ 7 6 を示す。システムの模擬は、システムが持つ内部ブロックを順次模擬することにより行われるが、内部ブロックが自分で設計したものか、あるいは他社より提供を受けうるものかによって、処理が分岐する。自社の設計したブロックはステップ 6 2 へ、他社から提供を受けるものはステップ 6 3 へ進む。

【 0 0 6 8 】

ステップ 6 2 : 自社が設計したブロックは、自社のシステム検証装置 3 内で動作の模擬を行う。図 5 に示す時刻 n での入力ベクタ 7 1 と時刻 n の時点での内部状態 7 4 をともに入力し、自社で設計した設計データ 7 0 からの抽出データをもとにシステムの動作を模擬し、時刻 $n + 1$ での出力ベクタ 7 6 と、内部状態 7 5 を求める。設計データ 7 0 は、システムをハードウェア記述言語 (HDL) やスケマティックなどを用いて記述することが一般的であり、いずれの場合もシステムの論理的な動作を規定している。これを用いてシステムの模擬を行う。

【 0 0 6 9 】

ステップ 6 3 : 他社から提供を受けるブロックは、自社のシステム検証装置での動作模擬は行わず、図 6 に示すようにブロックへの時刻 n での入力ベクタ 9 0 をブロック提供者へ送信する。

【 0 0 7 0 】

ステップ 6 4 : ステップ 6 3 での入力ベクタ送信先からの応答を待つ (図 6 の 9 1 に相当する)。この間に、ブロック提供側のシステム検証装置 9 7 では、提

供するブロックの論理動作 9 2 に基づいたシステム模擬機構 1 0 を介して、ブロック利用側から送信されて来る時刻 n での入力ベクタ 9 0 と内部状態 9 4 から、時刻 $n + 1$ での内部状態 9 5 と出力ベクタ 9 6 を求める。

【 0 0 7 1 】

ステップ 6 5 : ステップ 6 3 での入力ベクタ送信に対する応答として、時刻 $n + 1$ でのブロック提供者側システム検証装置から返信されてくる出力ベクタ 9 6 を受け取る。この様子を図 6 に示す。

【 0 0 7 2 】

ステップ 6 6 : ステップ 6 2 及びステップ 6 5 により、時刻 $n + 1$ の時点での全ブロックでの出力ベクタを得る。

【 0 0 7 3 】

ステップ 6 7 : 最終ステップの判定、すなわち時刻 N での出力ベクタを計算したかの判定を行う。すべて計算が終わっていればステップ 6 9 に進み、終わっていなければステップ 6 8 に進む。

【 0 0 7 4 】

ステップ 6 8 : 変数 n の値を $n + 1$ とし、ステップ 6 1 へ戻り、次の時刻のシステムの模擬を行う。

【 0 0 7 5 】

ステップ 6 9 : システム全体の、時刻 N までの動作の模擬が完了する。その後、ブロック提供者へ、検証が終了したことを通知する。

(2) 実施例 2

図 1、図 2 を用いて本発明のシステム検証装置の他の実施例を説明する。

【 0 0 7 6 】

本実施例では、設計資産の提供を受けてシステムを構築するシステム設計者が、新規に作成するブロックと提供を受けるブロックとを混在させてシステムを設計する場合を想定した検証環境について説明する。システム設計者は、自社で持つ設計資産利用側システム検証装置 3 内で自分が設計したブロックを検証するが、設計資産として提供を受けるブロックは自社内では検証せず、通信回線を通じて設計資産提供側とブロックへの入出力ベクタを送受信することにより検証を行

う。提供を受ける設計資産は、内部論理はすでに検証済みであり、新規に作成するブロックとのインターフェースのみを検証すれば十分であるため、このような方式が可能である。本実施例では、この環境での設計資産提供側のシステム検証装置の実施例を説明する。

【 0 0 7 7 】

図 2 に、本発明の検証システムを利用したシステムの検証の実施例を示す。図 2 は、実施例 1 でも用いた図であるが、実施例 2 では実施例 1 にて詳細を省いた、下方の設計資産提供側システム検証装置 2 2 を中心に説明する。

【 0 0 7 8 】

図 2 に示すシステムによる、システム検証の全体の流れは、実施例 1 に示した通りである。以下に、通信回線を通じて設計資産提供側システム検証装置 2 2 に、送信データ 3 0 が到着した後の動作を説明する。

【 0 0 7 9 】

設計資産提供側システム検証装置 2 2 は、送信データ 3 0 の受信後、それらが暗号化されている場合は、既に実施例 1 にて説明した暗号・復号機構 3 9 を用いて復号する。

【 0 0 8 0 】

複合化されたデータは、ユーザ認証機構 8 に引き渡される。ユーザ認証機構 8、プロトコルチェッカ 2 0、課金機構 1 3、論理シミュレータ 4 4、エミュレータ 4 5、実 L S I 4 2 などは、LAN（ローカル・エリア・ネットワーク）により接続されており、データを転送し協調して動作する。

【 0 0 8 1 】

ユーザ認証機構 8 は、送信データ 3 0 がどのユーザからのデータかを特定する。ユーザ認証機構 8 は、機構内に持つユーザリスト 4 6 内のユーザ I D と、送信された送信データ 3 0 のユーザ I D とを比較し、一致するものを検索する。一致するユーザ I D がユーザリスト 4 6 内に見つかった場合、送信データ 3 0 の送信者は、事前に登録されたシステム検証装置 2 2 の利用者である。この場合は、ユーザ属性 4 7 に記されているユーザ情報を基に、出力ベクタの計算やプロトコルのチェックを行う。ユーザ I D がユーザリスト 4 6 内に見つからない場合、未登

録ユーザとして処理を受け付けないか、あるいはゲストユーザとして限定された機能を提供するかを、システムのセキュリティーに応じて選択する。

【 0 0 8 2 】

受信した送信データ 3 0 は、ユーザ認証機構の判断により、その中に含まれる入力ベクタを、ブロック模擬機構（論理シミュレータ 4 4、エミュレータ 4 5、実 L S I 4 2）やプロトコルチェッカ 2 0 に転送することにより、処理される。

【 0 0 8 3 】

論理シミュレータ 4 4、エミュレータ 4 5、実 L S I 4 2 は、ブロックの模擬機構として役目を果たす。ブロックの入力ベクタに対する出力ベクタを求める手法という点では、これら 3 つは共通しているが、論理シミュレータ 4 4 は比較的安価で保守も容易だが動作速度が低速であり、エミュレータ 4 5 は高速であり保守も比較的容易だが非常に高価であり、実 L S I 4 2 は高速だが保守が困難で高価である、というように価格や操作性に特徴がある。これらの 3 つの模擬機構を利用者によって使い分ける。どのユーザにどの機構を使用するかは、ユーザ認証機構 8 が持つユーザ属性 4 7 によって決定する。

【 0 0 8 4 】

プロトコルチェッカ 2 0 は、動作模擬を行うブロックへの入力ベクタを監視し、ブロックに対して正しい入力となりえているかを確認する。プロトコルチェッカ 2 0 により、ブロックへの不正な入力ベクタが発見された場合、不正な入力があったことをユーザ認証機構に伝える。ユーザ認証機構は、不正な入力ベクタを送信した利用者に、その旨を伝える。

【 0 0 8 5 】

課金機構は、論理シミュレータ 4 4、エミュレータ 4 5、実 L S I 4 2 などのブロック模擬機構や、プロトコルチェッカ 2 0 を監視し、利用者が個々の機構をどれだけ使用したか計測する。個々の機構の使用量は、入力する入力ベクタの長さや、各機構を使用した時間などをもとに判断する。個々の機構の使用量は、課金機構内に記録される。記録された使用量は、ユーザ認証機構と照らし合わせ、後日利用者に通知し、有料の場合は請求書を発行する。

【 0 0 8 6 】

以上が、本実施例の構成である。

【 0 0 8 7 】

次に、図 2 の設計資産提供側システム検証装置 2 2 内の、ブロック模擬機構の動作について述べる。これらは、論理シミュレータ 4 4、エミュレータ 4 5 に共通する動作である。

【 0 0 8 8 】

本機構内のデータ受け渡しの形態を図 7 に示す。内容は、実施例 1 で説明したものと同一である。

【 0 0 8 9 】

図 8 は、本機構の動作フローを示したものである。下記に動作フローを説明する。

【 0 0 9 0 】

ステップ 1 3 0 : ユーザ認証機構 8 を用いて、ユーザの認証を行う。通信回線 2 1 を通じての本検証システム 2 2 の利用者、つまり設計資産の提供を受けて構築するシステム設計者の判別を行う。ユーザを識別するだけで任意のユーザの使用を許可することも、事前に登録されたユーザとして認証された場合のみ使用を許可することもできる。また、この認証段階で、本システム検証装置が持つ複数のブロック模擬機構（図 2 の 4 4、4 5、4 2 に相当する）のうち、どの機構を使用するかを決定する。

【 0 0 9 1 】

ステップ 1 3 1 : システムの初期化を行う。動作を模擬するブロックを初期化し、内部状態及び入力ベクタの初期状態を決定する。また、時間ステップを表す変数 n を 0 に初期化する。

【 0 0 9 2 】

ステップ 1 3 2 : 時刻 n の入力ベクタと内部状態から、時刻 $n + 1$ の時点での、内部状態と出力ベクタを求める処理を開始する。

【 0 0 9 3 】

ステップ 1 3 3 : 通信回線 2 1 を介して利用者側システム検証装置から、検証の終了のシグナルを受信したかを確認する。検証終了の場合、ステップ 1 3 8 へ

移り、そうでない場合はステップ 1 3 4 に進む。

【0 0 9 4】

ステップ 1 3 4 : 時刻 n での提供を受けるブロックへの入力ベクタを、通信回線 2 1 を通じて、システム設計側の検証システム 3 から受信し、記録する。受信した入力ベクタは、ブロックの模擬に用いると共に、ブロックの利用事例として記録し、ブロックの再設計や後継バージョンの設計時の仕様検討時に参照する。

【0 0 9 5】

ステップ 1 3 5 : 受信した提供を受けるブロックへの入力ベクタが、正当なものかをプロトコルチェッカ 2 0 によりチェックする。もし違反が見つければ、該当する入力ベクタの送信者へ違反の内容を返信する。

【0 0 9 6】

ステップ 1 3 6 : 受信した時刻 n での提供を受けるブロックへの入力ベクタと、時刻 n での内部状態とを用い、時刻 $n + 1$ での出力ベクタと内部状態を、ブロック模擬機構により求める。複数あるブロック模擬機構 (4 4、4 5、4 2) のうちどれを使用するかは、ステップ 1 3 0 での決定結果に基づく。

【0 0 9 7】

ステップ 1 3 7 : 時刻を表す変数 n を 1 増加させ、ステップ 1 3 3 に処理を戻す。

【0 0 9 8】

ステップ 1 3 8 : 検証を終了する。どの程度の時間、ブロック模擬機構を使用したかの指標として、変数 n を記録する。

【0 0 9 9】

ステップ 1 3 9 : 課金を行う。ステップ 1 3 8 で記録した n と、どの模擬機構を利用したかにより、ユーザに請求する利用料金を決定する。

(3) 実施例 3

本発明のシステム検証装置のさらに他の実施例を説明する。

【0 1 0 0】

図 9 は、LSI の設計工程を示したものである。LSI の設計は、まずどのような LSI を作成するかを仕様検討 1 5 0 の段階で決定し、その後仕様に合わせ

た設計 1 5 1 を行い、設計が仕様通りに正しく行われたかを検証工程 1 5 2 で確認した後に、製造 1 5 3 を行う。

【 0 1 0 1 】

ここで、仕様検討の結果、他社から設計資産の提供を受け入れるブロックがある場合、検証の工程 1 5 2 で、実施例 1、実施例 2 のシステム検証装置を用いる。

【 0 1 0 2 】

【発明の効果】

本発明を用いることにより、検証モデル自身を設計者に公開せず、検証モデルへ送信される入力ベクタに対する出力ベクタのみを返送することにより、モデルの開示による秘密情報の漏洩の問題を解決でき、検証モデルの仕様の変更や、バグによる修正時に、検証モデル提供者が持つ検証システム内のモデルの修正のみを行うことにより、検証モデルの使用者、つまりシステム設計者に負担をかけずに変更を速やかに行うことができる。

【 0 1 0 3 】

さらに本発明を用いることにより、検証モデルの提供者が、自社の検証システム内にある検証モデルの使用状況を記録することにより、提供する設計資産がどのように使用されるかを把握し、その後に設計するブロックへの要求分析に使用することができ、検証モデルの提供者が、どれだけ検証モデルを使用しているかを検証モデルの利用者ごとに計算し記録することにより、検証モデルの使用量に応じた課金を行うことができる。

【図面の簡単な説明】

【図 1】

通信回線を利用したシステム検証装置の概念図である。

【図 2】

通信回線を利用したシステム検証装置の具体例を示す図である。

【図 3】

L S I の入出力を示す図である。

【図 4】

通信回線を利用したシステム検証装置（システム設計側）の動作フローを示す図である。

【図 5】

通信回線を利用したシステム検証装置（システム設計側）のデータフローを示す図である。

【図 6】

通信回線を利用したシステム検証装置（設計資産提供側）のデータフローを示す図である。

【図 7】

通信回線を利用したシステム検証装置（システム設計側及び設計資産提供側）間でのデータフローを示す図である。

【図 8】

通信回線を利用したシステム検証装置（設計資産提供側）の動作フローを示す図である。

【図 9】

L S I の設計・製造フローを示す図である。

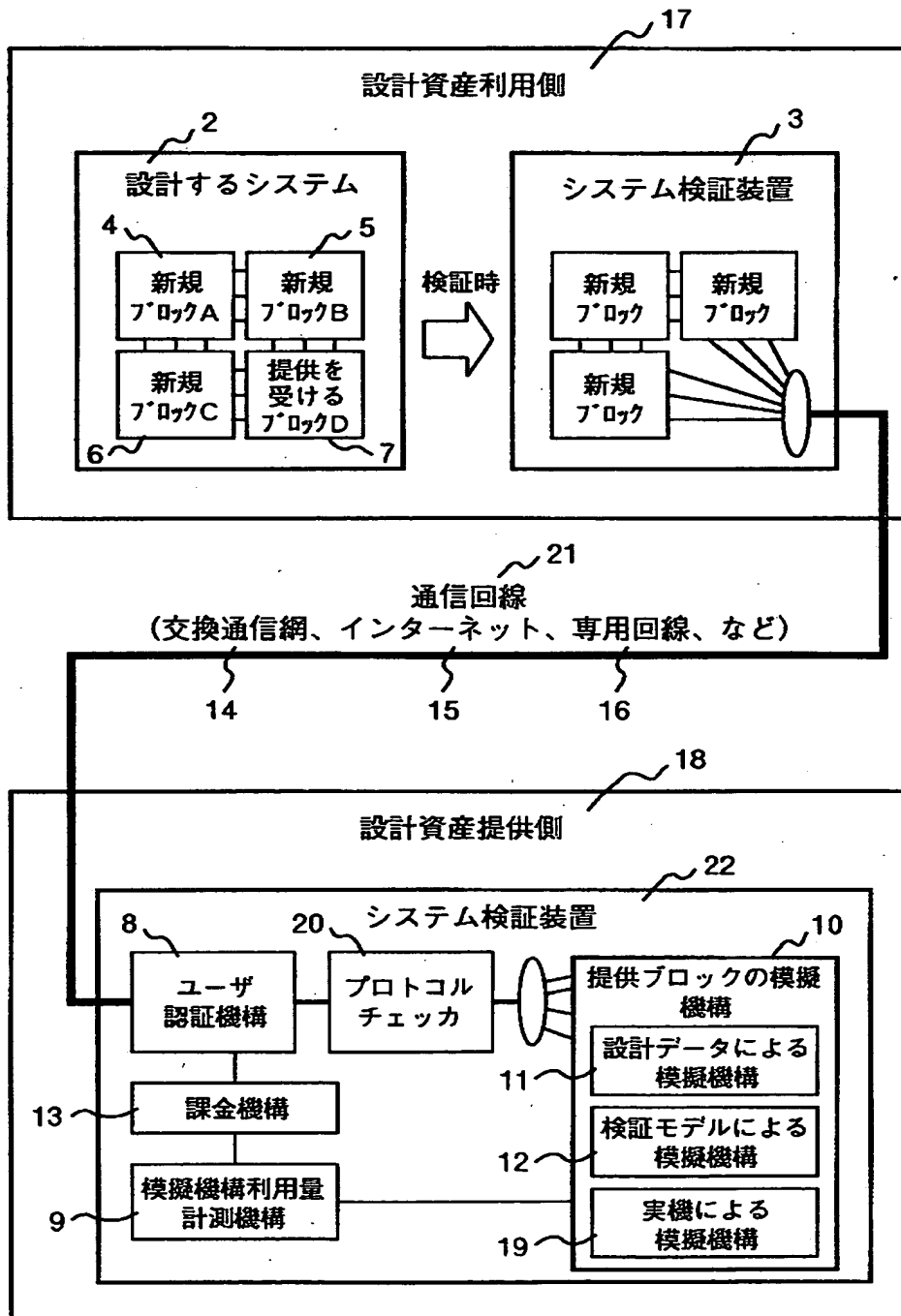
【符号の説明】

2…設計するシステム、4…新規ブロック A、5…新規ブロック B、6…新規ブロック C、7…提供を受けるブロック D、3…システム設計側のシステム検証装置、22…設計資産提供側のシステム検証装置、54…入力ピン、55…出力ピン、44、43…論理シミュレータ、35…入力ベクタ、36…出力ベクタ、34…時刻、32…利用者 I D、33…利用ブロック I D、42…実 L S I、13…課金機構、58…入力ベクタ列、59…出力ベクタ列、50…システム、21…通信回線、8…ユーザ認証機構、39…暗号・復号機構。

【書類名】 図面

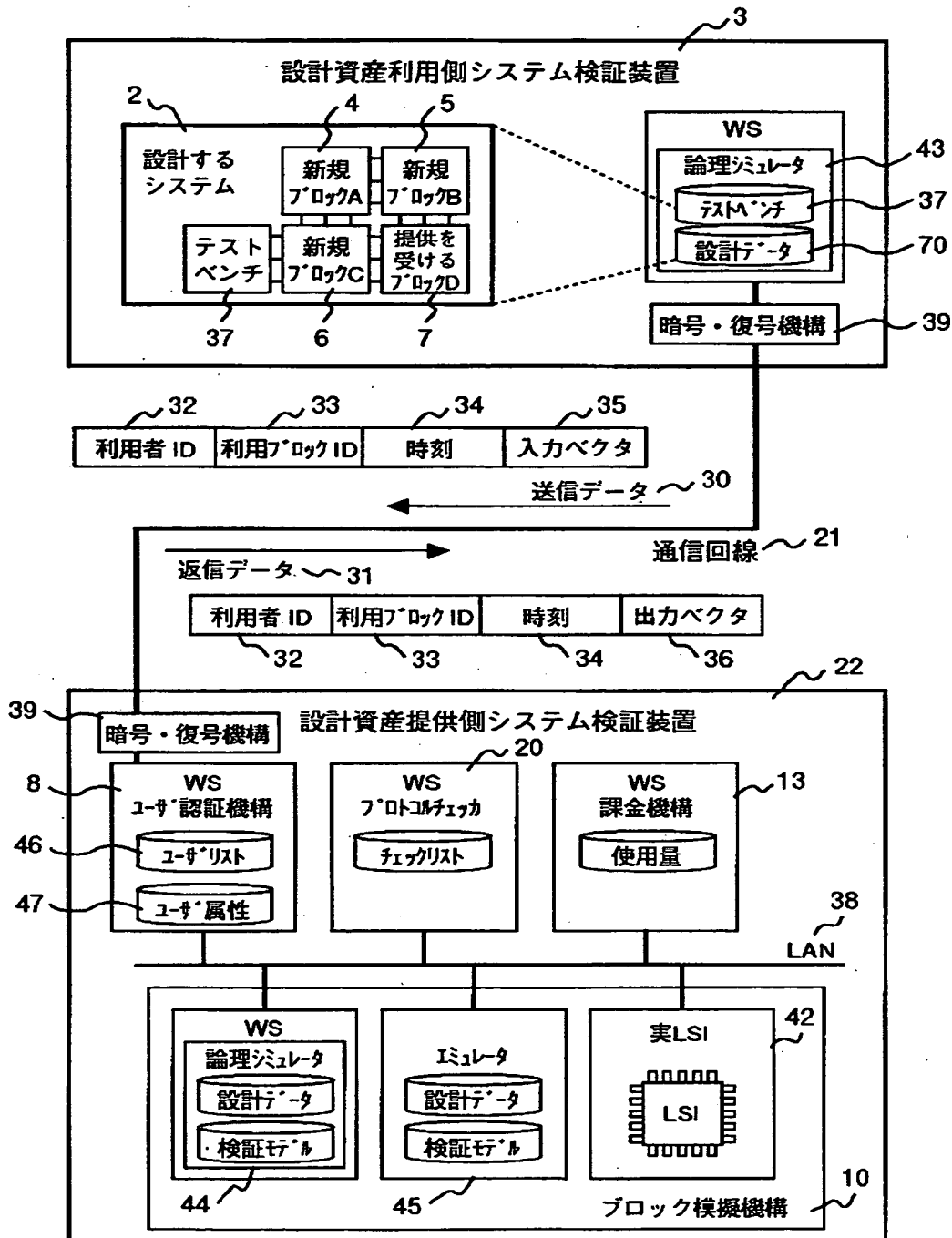
【図 1】

図 1



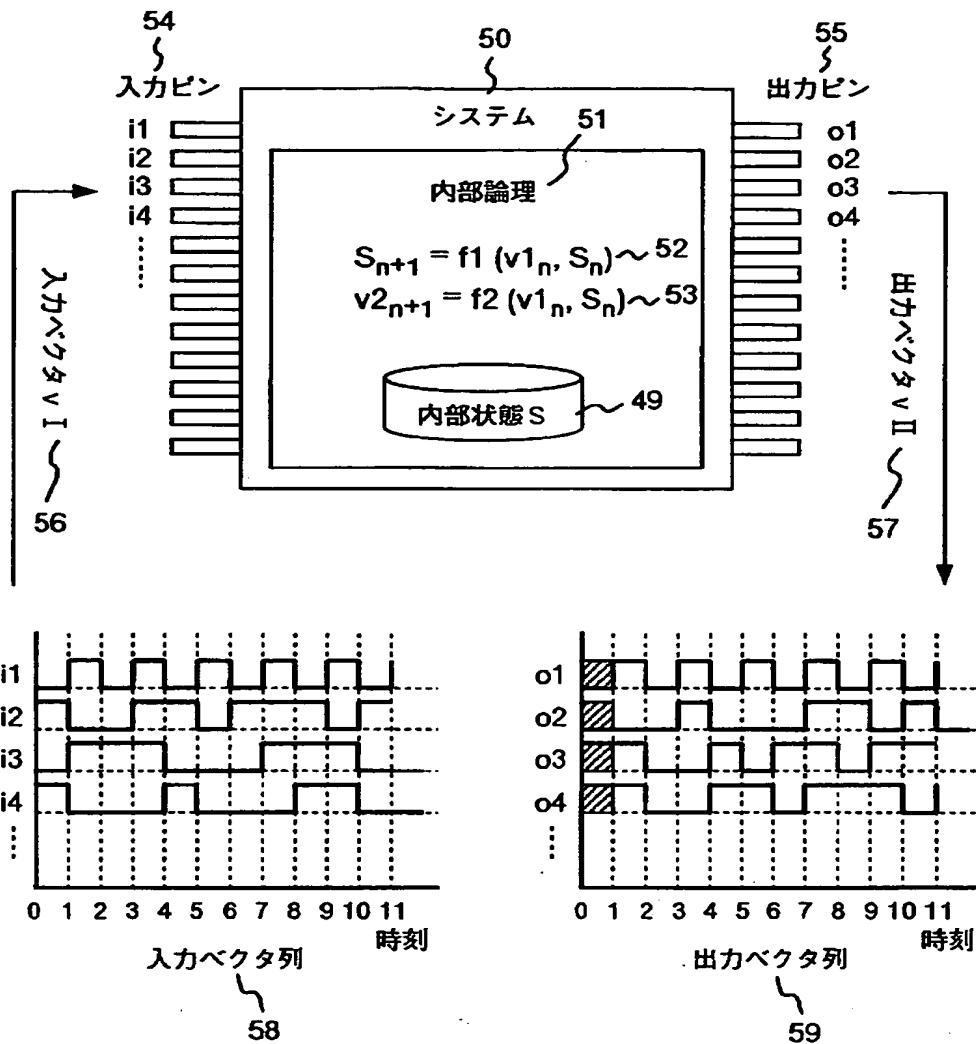
【図 2】

図 2



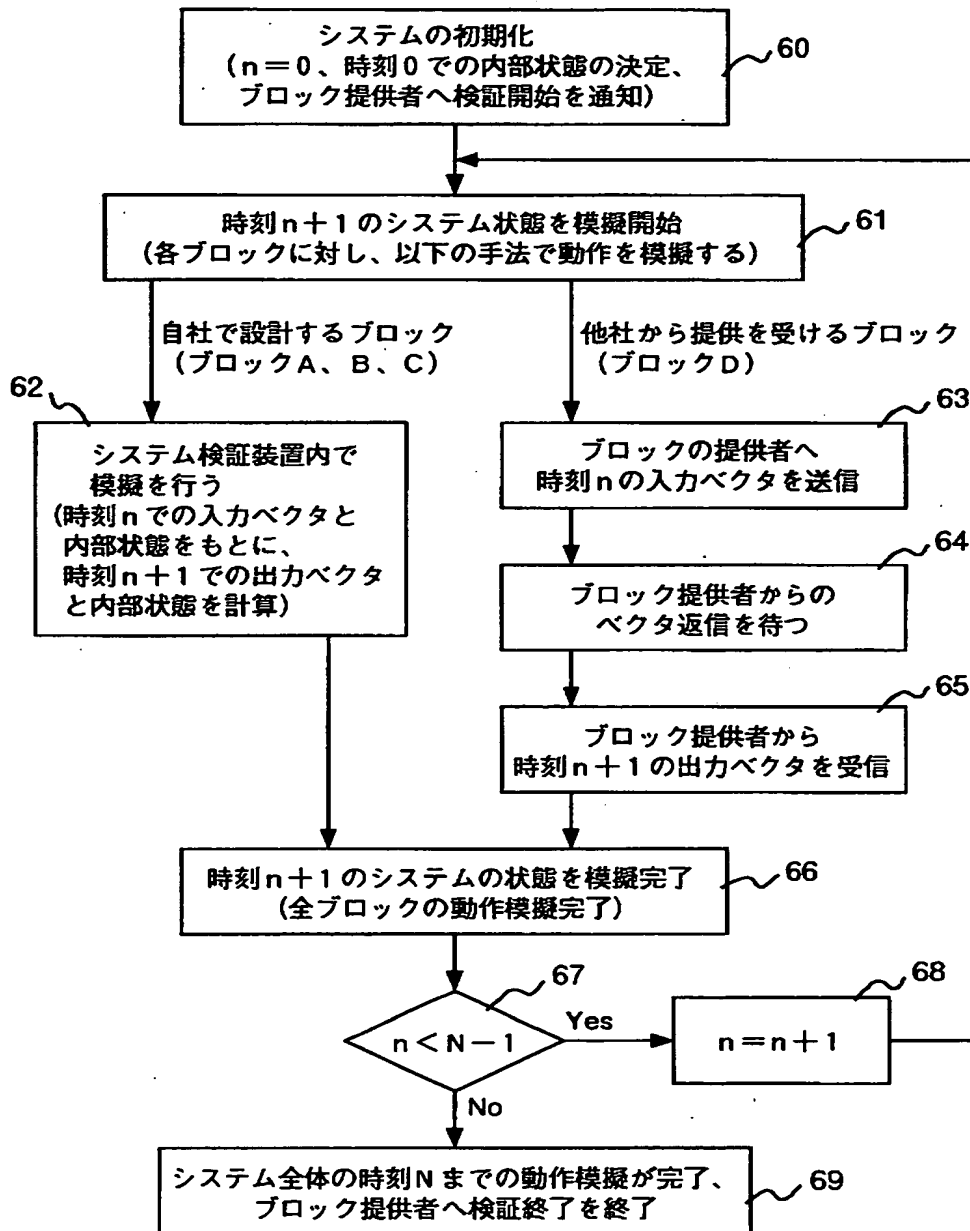
【図 3】

図 3



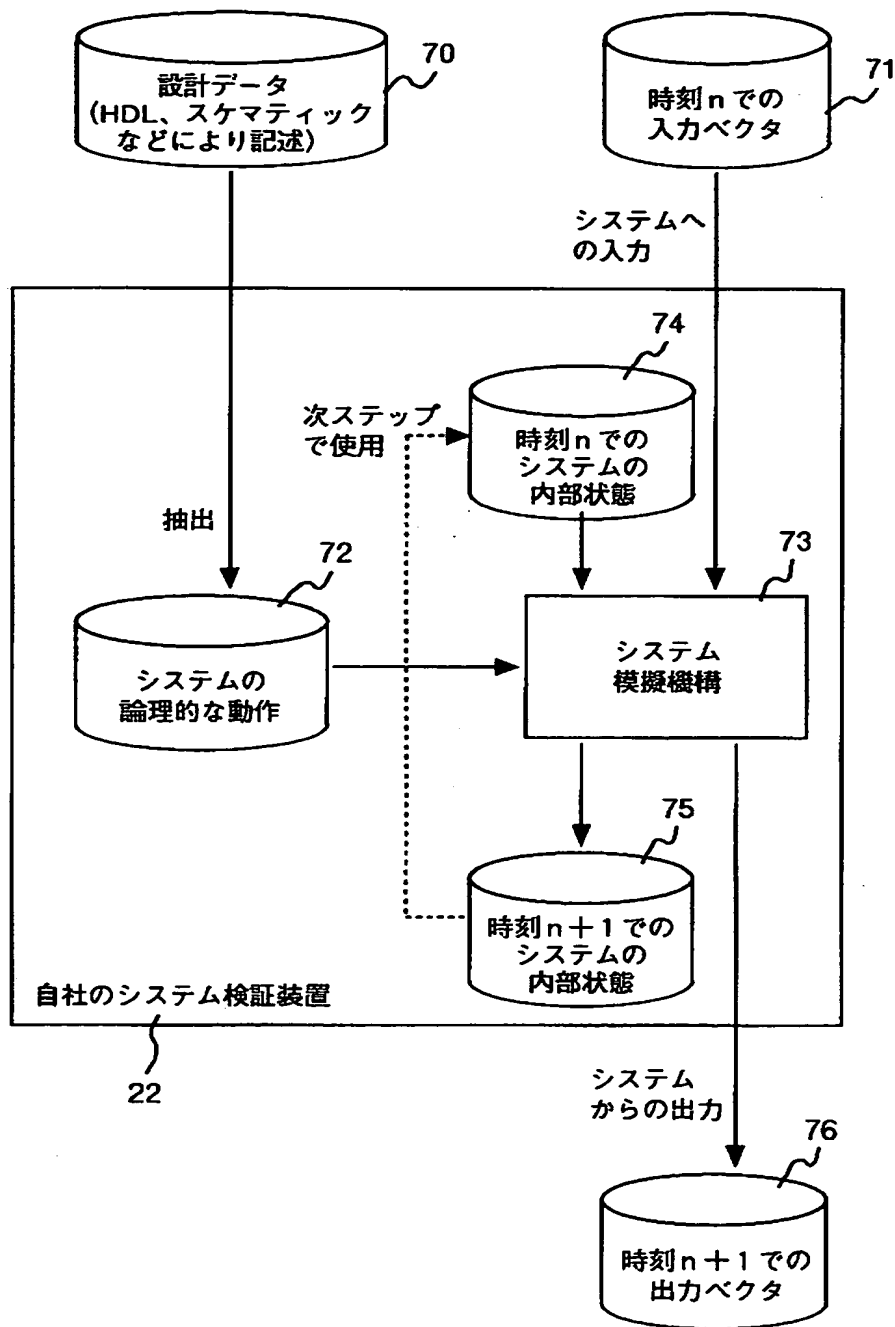
【図 4】

図 4



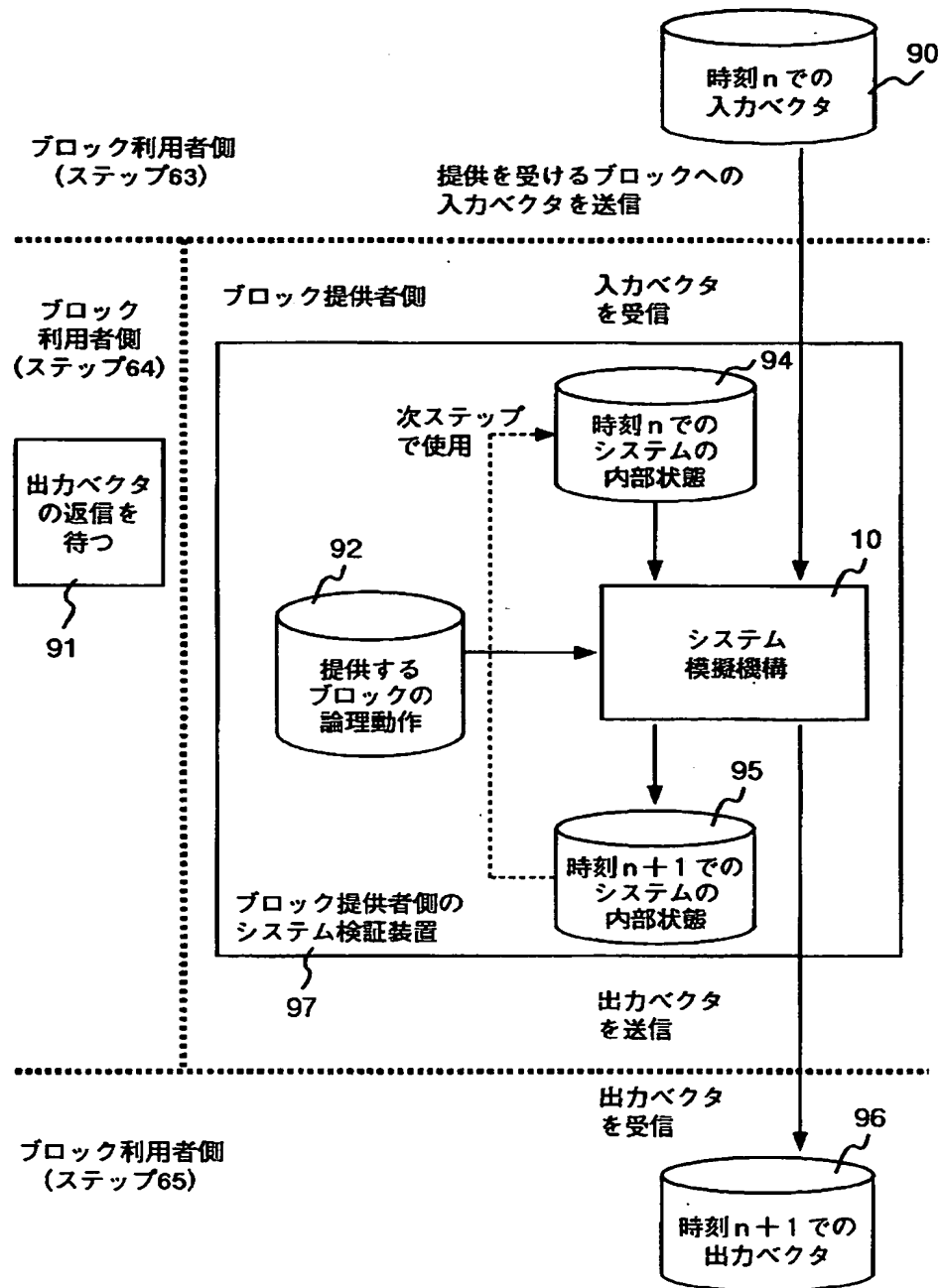
【図 5】

図 5



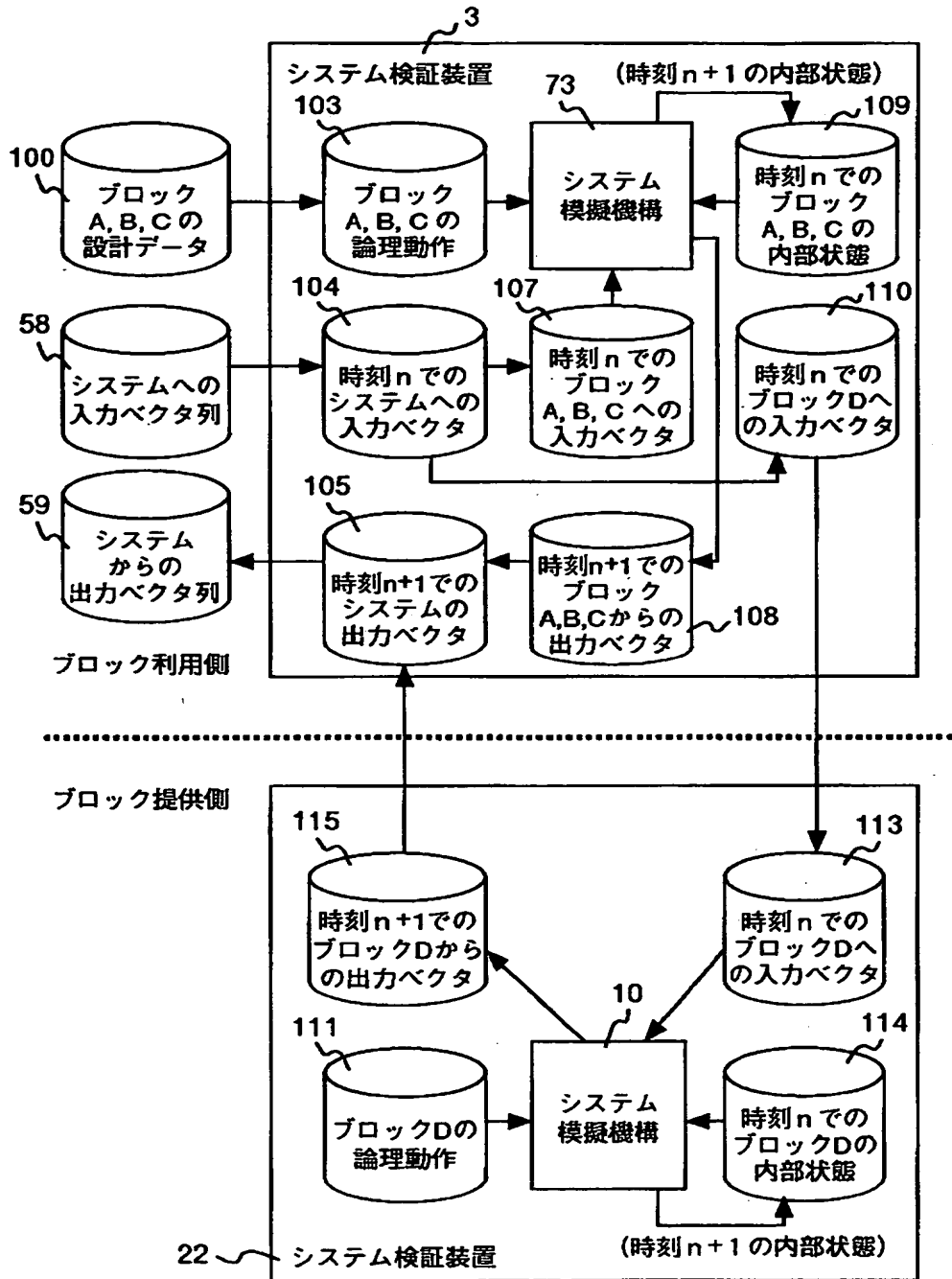
【図 6】

図 6



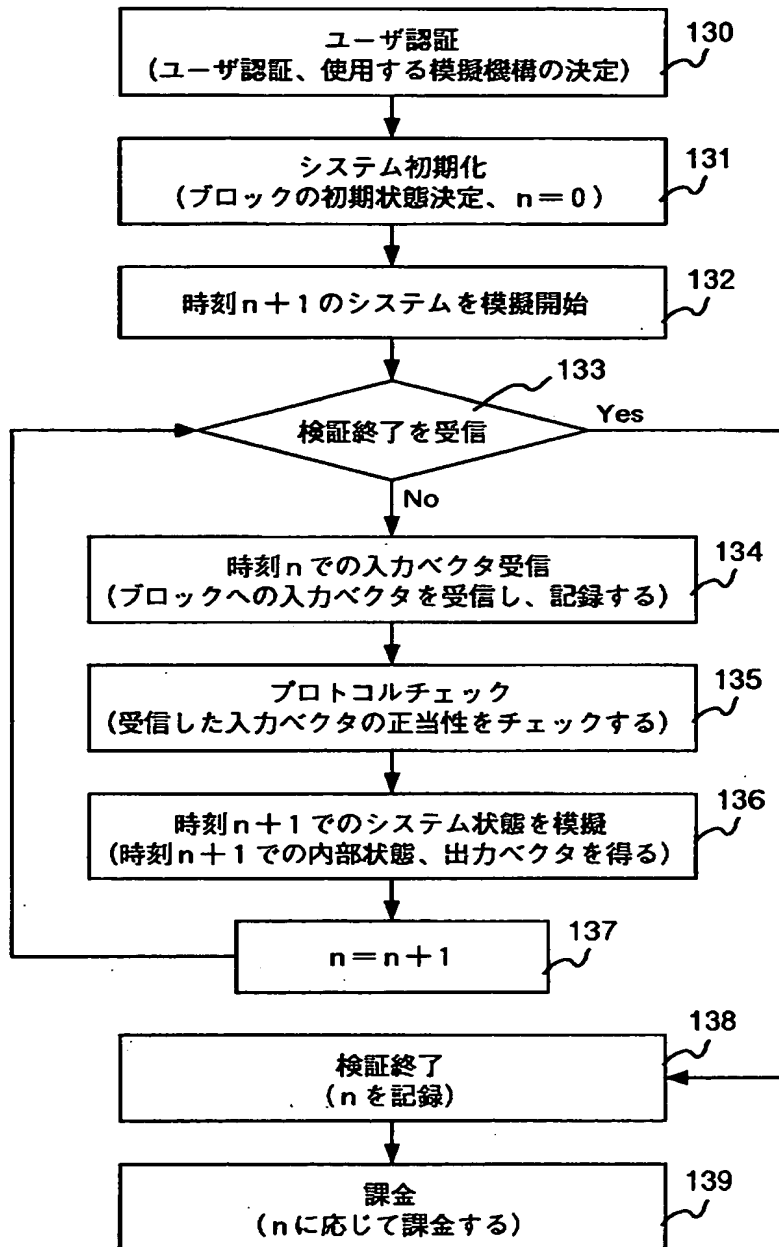
【図 7】

図 7



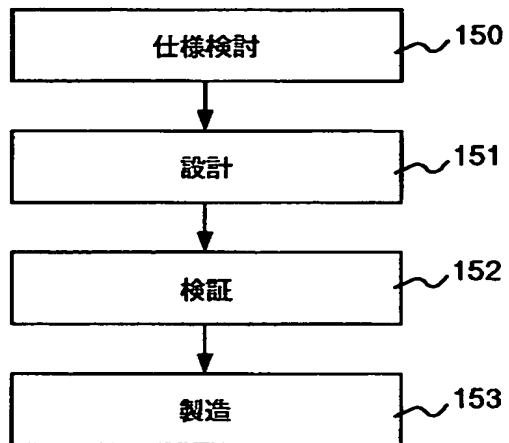
【図 8】

図 8



【図 9】

図 9



【書類名】 要約書

【要約】

通信回線を通じて、設計資産の提供者と利用者が通信を行いながらシステムの検証を行う。

【課題】 検証モデルの提供を行うと、検証モデルの開示による秘密情報の漏洩、仕様変更やバグ修正による検証モデルの修正・変更、検証モデルの使用状況の把握困難、検証モデルの使用に対する課金方法が一定料金の課金に依る為金額が高額と成るなどの問題が生じる。

【解決手段】 提供される設計資産を用いて設計するシステム設計者から、提供したブロックへの時刻 n の時点での入力ベクタを、通信回線を通じて受信し、時刻 $n + 1$ の時点での出力ベクタを通信回線を通じて返送する際、設計資産提供者側システム検証装置において、設計資産として提供するブロックへの入力ベクタを監視し、提供するシステムの機能の利用状況を把握し、次期の提供ブロックの仕様決定やブロック利用者へのマーケティングに活用するための情報を記録し、検証システムの使用量を課金する為、入力ベクタの送信量に応じて検証システムの使用量を課金する。さらに通信回線にベクタを転送する前に情報を暗号化し、通信回線からの受信後に情報を複合化することにより、第三者への情報の漏洩を防ぐことが出来る。

【選択図】 図 1

出 願 人 履 歴 情 報

識別番号 [000005108]

1. 変更年月日	1990年 8月31日
[変更理由]	新規登録
住 所	東京都千代田区神田駿河台4丁目6番地
氏 名	株式会社日立製作所